



Proyecto Estratégico para la Recuperación y Transformación Económica

El Gobierno aprueba el PERTE de microelectrónica y semiconductores para situar a España como un país de referencia en el diseño y la fabricación de chips

Nota de prensa

- Movilizará una inversión pública de 12.250 millones de euros hasta 2027, situándose como el proyecto estratégico con mayor inversión de los diez aprobados hasta la fecha y tendrá un efecto multiplicador en el conjunto de la industria.
- El proyecto tiene como objetivo desarrollar las capacidades de diseño y producción de la industria de la microelectrónica y los semiconductores en España y favorecer la autonomía estratégica nacional y de la UE en este sector, en línea con lo previsto en la Ley Europea de Chips recientemente propuesta.
- Articulará actuaciones en todos los eslabones de la cadena de valor, desde el diseño a la fabricación.
- Sobre la base de los activos estratégicos en los que España está mejor posicionada, se desplegarán medidas en torno a 4 ejes para reforzar las capacidades de I+D+i, el diseño de chips, la construcción de plantas de fabricación de semiconductores y la dinamización de la industria electrónica y de tecnologías de la información (TIC) en España. Asimismo, se apoyará la participación de empresas españolas en los proyectos estratégicos desarrollados a nivel europeo (IPCEIs)
- Esta iniciativa desplegará mecanismos de colaboración público-privada para promover las inversiones necesarias y se desarrollará de forma coordinada entre las administraciones públicas, la industria, las universidades y los centros de investigación.



- **Se creará un Fondo de chips, dotado inicialmente con 200 millones de euros para financiar *startups* y *scaleups* del sector de los semiconductores español y afianzar su posición en el mercado nacional y europeo.**
- **Para asegurar la coordinación y efectividad de las actuaciones previstas, se crea el Comisionado Especial para el Proyecto de Microelectrónica y Semiconductores, que dirigirá una persona de reconocido prestigio internacional en este ámbito, Jaime Martorell Suárez, apoyado en un grupo de trabajo interministerial y un grupo de expertos del mundo científico, académico y empresarial de referencia.**

Madrid, 24 de mayo de 2022.- El Consejo de Ministros ha acordado hoy, a propuesta del Ministerio de Asuntos Económicos y Transformación Digital, la aprobación del Proyecto Estratégico para la Recuperación y Transformación Económica de Microelectrónica y Semiconductores (PERTE Chip) en el marco del Plan de Recuperación, Transformación y Resiliencia.

El PERTE Chip tiene como objetivo reforzar las capacidades de diseño y producción de la industria de la microelectrónica y los semiconductores en España desde una perspectiva integral y favorecer la autonomía estratégica nacional y de la UE en este sector, en línea con lo previsto en la Ley Europea de Chips recientemente propuesta por la Comisión Europea.

El PERTE Chip se desarrollará en torno a cuatro ejes estratégicos, abarcando toda la cadena de valor de la industria en distintas fases: concepción, diseño y producción de chips y dinamización de la industria electrónica y de tecnologías de la información y comunicación (TIC), para que actúe como generadora de demanda de los microchips producidos, e impulso al ecosistema emprendedor de semiconductores. Esta visión integral ejercerá un efecto multiplicador para el conjunto de la economía española.

Está previsto que este proyecto estratégico movilice una inversión pública de 12.250 millones de euros hasta 2027, financiado con fondos europeos en el



marco del Plan de Recuperación, y activará a su vez un importante volumen de inversión privada.

También desplegará mecanismos de colaboración público-privada para promover las inversiones necesarias y se desarrollará de forma coordinada entre las administraciones públicas, la industria, las universidades y los centros de investigación.

Potenciación de las fortalezas

La escasez de semiconductores a escala mundial desencadenada por los cuellos de botella en el suministro derivados de la pandemia ha puesto de manifiesto en Europa la necesidad de acelerar la autonomía en la fabricación de chips.

España está muy bien posicionada en diversos activos estratégicos: en el desarrollo de arquitecturas alternativas como RISC-V, donde el Centro Nacional de Supercomputación – Barcelona Supercomputing Center, es un centro de referencia internacional; en fotónica integrada, donde nuestro país es considerado a nivel mundial a través del papel que desempeñan las Universidades Politécnica de Valencia, Vigo y Madrid; en el ámbito del desarrollo de chips cuánticos, con el Instituto de Ciencias Fotónicas (ICFO), el Centro Superior de Investigaciones Científicas (CSIC), así como con el proyecto Quantum Spain, en el que participan 25 centros ubicados en 14 Comunidades Autónomas, como las universidades de Granada, Sevilla, Zaragoza, País Vasco o Islas Baleares, por señalar algunas.

Además, el crecimiento de la demanda de semiconductores en sectores tractores como la automoción (en el que España es el segundo productor de vehículos de la UE), la fabricación de máquinas herramientas (somos el tercer productor y exportador de UE y noveno del mundo) o los electrodomésticos, justifican las economías de escala necesarias para desarrollar estas actuaciones. Este incremento se acelerará en los próximos años y se sumarán otros ámbitos como las telecomunicaciones, la industria aeroespacial, el transporte ferroviario, defensa y la construcción de infraestructuras.



Las medidas del PERTE

Con el objetivo de impulsar la capacitación, diseño y producción de la industria de semiconductores y microelectrónica en España, se pondrán en marcha once actuaciones en torno a cuatro ejes estratégicos, que engloban toda la cadena de valor para la producción de microchips:

Refuerzo de la capacidad científica. Con actuaciones para fortalecer la I+D+i sobre microprocesadores de vanguardia y arquitecturas alternativas y la fotónica integrada, desarrollar chips cuánticos y lanzar una línea de financiación para reforzar el Proyecto Importante de Interés Común Europeo (IPCEI) de Microelectrónica y Tecnologías de la Comunicación. Se prevé una inversión de 1.165 millones de euros para el periodo 2022-2027.

Estrategia de diseño. Incluye actuaciones que potenciarán la capacidad española en el diseño de microprocesadores mediante la creación de: empresas *fabless* de diseño de microprocesadores de vanguardia y arquitecturas alternativas; líneas de pilotos de pruebas; red de capacitación en materia de semiconductores. Se destinarán 1.330 millones de euros para este eje.

Construcción de plantas de fabricación. Para dotar la capacidad de producción nacional de semiconductores en la fabricación de tecnología de vanguardia (por debajo de 5 nm) y de gama media (de más de 5 nm). La inversión pública presupuestada es de 9.350 millones de euros.

Dinamización de la industria de fabricación TIC. Contempla actuaciones como la creación de un fondo de capital centrado en los chips para financiar *startups*, *scaleups* y pymes innovadoras del sector de semiconductores nacional, con una dotación pública inicial de 200 millones de euros. También se dirige a fortalecer la producción interna de productos electrónicos –que utiliza los microchips como input- para que ejerza de sector tractor sobre la industria de los semiconductores y absorba parte de su producción. El presupuesto estimado asciende a 400 millones de euros.

Creación de un Comisionado Especial para la gobernanza del PERTE



Para asegurar la coordinación, efectividad y coherencia de las actuaciones, en las que participan varios departamentos (Ministerio de Asuntos Económicos y Transformación Digital, Ministerio de Ciencia e Innovación, Ministerio de Industria, Comercio y Turismo, entre otros) se ha articulado un sistema de gobernanza liderado por el Comisionado Especial para el Proyecto de Microelectrónica y Semiconductores, de nueva creación.

Esta unidad, de perfil directivo y técnico, se encargará de impulsar y coordinar las acciones del PERTE. Entre sus funciones, destacan: establecer un contacto permanente con la industria nacional y extranjera; valorar la viabilidad de los proyectos, en coordinación con las comunidades autónomas y los municipios; o ayudar a constituir las iniciativas empresariales en el marco de la Ley Europea del Chips.

La gobernanza se completa con una comisión interministerial, presidido por la vicepresidenta primera y ministra de Asuntos Económicos y Transformación Digital, y un grupo de expertos del mundo científico, académico y empresarial de referencia.

El Comisionado estará dirigido por Jaime Martorell Suarez, experto en el sector de la Microelectrónica y de las Telecomunicaciones. Fue uno de los pioneros en Silicon Valley al fundar en 1983 la empresa de semiconductores Logic Devices. En 1987, volvió a España como director general de ATT Microelectrónica, en la fábrica de chips de Tres Cantos, en Madrid. Ha sido presidente de Motorola en España y Director General de ONO, sólo por mencionar algunos de los cargos que ha ocupado. Cuenta con una experiencia de más de 40 años en el lanzamiento y gestión de empresas tecnológicas a nivel internacional.

Hacia una mayor soberanía digital y autonomía estratégica de España y la UE

La puesta en marcha del PERTE de Microelectrónica y Semiconductores se produce como respuesta del Gobierno a la necesidad de incrementar la capacidad de producción de semiconductores con el objetivo de lograr autonomía estratégica en España y en la UE.



Dada la elevada demanda actual en la sociedad digital y la alta dependencia a un número limitado de actores localizados fuera de la UE, como se ha puesto de manifiesto en el complejo contexto geopolítico actual, la Comisión Europea publicó una Comunicación en la que se ha fijado el objetivo de lograr que la producción de semiconductores de vanguardia en la UE alcance el 20% de la producción mundial en 2030.

El pasado mes de febrero propuso la Ley de Europea de Chips, que establece el marco para alcanzar esa meta que contribuirá a incrementar la autonomía estratégica y la soberanía digital entre los 27 Estados Miembros.

En este contexto, con la puesta en marcha del PERTE Chip, el gobierno pretende situar a España como país de referencia a la vanguardia en la industria de semiconductores y avanzar posiciones en la investigación, diseño, fabricación y suministro de estos componentes clave.



ANEXO Inversiones públicas por actuaciones.

EJES	PRESUPUESTO (M€)
PRIMER EJE- REFUERZO DE LA CAPACIDAD CIENTÍFICA	1.165
Actuación 1. Desarrollo de I+D+i sobre microprocesadores de vanguardia y de arquitecturas alternativas	475
Actuación 2. Desarrollo de I+D+i en fotónica integrada	150
Actuación 3. Desarrollo de I+D+i en desarrollo de chips cuánticos	40
Actuación 4. Línea de financiación al IPCEI de Microelectrónica y Tecnologías de la Comunicación (IPCEI ME-TC)	500
SEGUNDO EJE- ESTRATEGIA DE DISEÑO	1.330
Actuación 5. Creación de empresas fabless de diseño de microprocesadores de vanguardia y de arquitecturas alternativas	950
Actuación 6. Creación de líneas de pilotos de pruebas	300
Actuación 7. Creación una Red de educación, formación y capacitación en materia de semiconductores	80
TERCER EJE- CONSTRUCCION DE PLANTAS DE FABRICACION EN ESPAÑA	9.350
Actuación 8. Disponer de capacidad de fabricación por debajo de los 5 nm	7.250
Actuación 9. Disponer de capacidad de fabricación por encima de los 5 nm.	2.100
CUARTO EJE - DINAMIZACION DE LA INDUSTRIA DE FABRICACIÓN TIC ESPAÑOLA	400
Actuación 10. Esquema de incentivos a la industria manufacturera TIC[3]	200
Actuación 11. Creación de un fondo de chips	200
GOBERNANZA	5
Comisionado Especial para el Proyecto de Microelectrónica y Semiconductores	5
TOTAL PRESUPUESTO PERTE CHIP	12.250